

МИКРОСХЕМА 533КП2, 533КП7

Интегральная микросхема 533КП2 – сдвоенный цифровой
селектор мультиплексор 4–1.

Интегральная микросхема 533КП7 – селектор мультиплексор
на 8 каналов со стробированием.

Схема расположения выводов

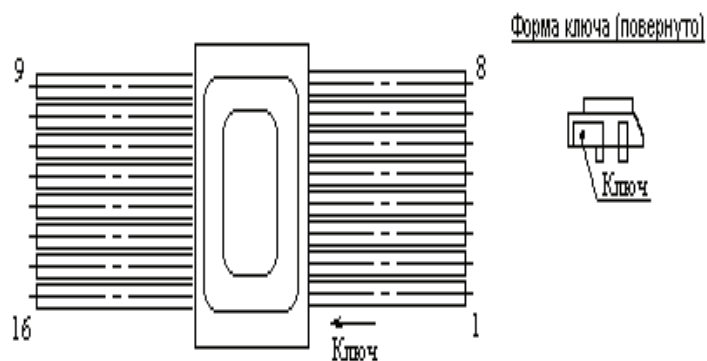


Таблица назначения выводов

Номер выхода	Назначение	
	533КП2	533КП7
1	Вход разрешения E1	Вход D3
2	Вход выборки разряда SE2	Вход D2
3	Вход A3	Вход D1
4	Вход A2	Вход D0
5	Вход A1	Выход Y1
6	Вход A0	Выход Y2
7	Выход A	Вход разрешения E
8	Общий	Общий
9	Выход D	Вход C
10	Вход D0	Вход B
11	Вход D1	Вход A
12	Вход D2	Вход D7
13	Вход D3	Вход D6
14	Вход выборки разряда SE1	Вход D5
15	Вход разрешения E2	Вход D4
16	UCC	UCC

ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

при $t = (25 \pm 10)^\circ\text{C}$

Наименование			Норма			
			533КП2		533КП7	
			не менее	не более	не менее	не более
Выходное напряжение низкого уровня, В ($U_{CC} = (5 \pm 0,5) \text{ В}$),						
$U_{TL}, \text{В}$	$U_{TH}, \text{В}$	$I_{OL}, \text{мА}$				
0,6	2	4	-	0,4	-	-
0,7	2	4	-	-	-	0,4
Выходное напряжение высокого уровня, В ($U_{CC} = (5 \pm 0,5) \text{ В}$),						
$U_{TL}, \text{В}$	$U_{TH}, \text{В}$	$I_{OL}, \text{мА}$				
0,6	2	-0,4	2,5	-	-	-
0,7	2	-0,4	-	-	2,5	-
Входной ток высокого уровня, мкА ($U_{CC} = (5 \pm 0,5) \text{ В}$; $U_{IH} = 2,7 \text{ В}$)			-	20	-	20
Входной ток низкого уровня, мА ($U_{CC} = (5 \pm 0,5) \text{ В}$; $U_{IL} = 0,4 \text{ В}$)			-0,36	-	-0,4	-
Ток потребления, мА ($U_{CC} = (5 \pm 0,5) \text{ В}$)			-	10	-	10
Время задержки распространения при включении, нс ($U_{CC} = 5 \text{ В}$)			-	38*	-	32*
Время задержки распространения при выключении, нс ($U_{CC} = 5 \text{ В}$)			-	29*	-	43*

* По наихудшему схемотехническому пути.