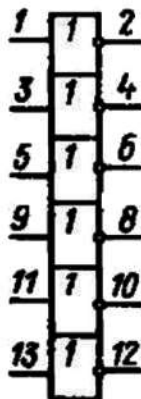


564ЛН2, К564ЛН2, КР564ЛН2В

Микросхемы представляют собой шесть логических элементов НЕ с буферным выходом. ИС не имеют защитных диодов, подключенных анодами к шине питания, что позволяет подавать на вход микросхем напряжение, превышающее напряжение питания. Поэтому они могут быть использованы для согласования выходных уровней КМОП с входами ТТЛ-схем. Содержат 19 интегральных элементов. Корпус типа 401.14-5 и 201.14-1, масса не более 1 г.



Условное графическое обозначение К564ЛН2,
КР564ЛН2В

Назначение выводов: 1 — вход X_1 ; 2 — выход $\overline{Y_1}$; 3 — вход X_2 ; 4 — выход $\overline{Y_2}$; 5 — вход X_3 ; 6 — выход $\overline{Y_3}$; 7 — общий; 8 — выход $\overline{Y_4}$; 9 — вход X_4 ; 10 — выход $\overline{Y_5}$; 11 — вход X_5 ; 12 — выход $\overline{Y_6}$; 13 — вход X_6 ; 14 — напряжение питания.

Электрические параметры

Напряжение питания:

K564ЛН2 3...15 В

KP564ЛН2В 3...18 В

Выходное напряжение низкого уровня при воздействии помехи:

при $U_n = 10$ В $\leq 2,9$ В

при $U_n = 5$ В $\leq 0,95$ В

Выходное напряжение высокого уровня при воздействии помехи:

при $U_n = 10$ В $\geq 7,2$ В

при $U_n = 5$ В $\geq 3,6$ В

Ток потребления:

при $U_n = 15$ В ≤ 2 мкА

при $U_n = 18$ В ≤ 20 мкА

Входной ток низкого (высокого) уровня

при $U_n = 18$ В $\leq 0,3$ мкА

Выходной ток низкого уровня:

при $U_n = 10$ В ≥ 8 мА

при $U_n = 5$ В $\geq 2,6$ мА

Выходной ток высокого уровня $\geq 1,25$ мА

Ток утечки закрытого ключа при $U_n = 15$ В ≥ 1 мкА

Время задержки распространения при включении:

при $U_n = 10$ В ≤ 50 нс

при $U_n = 5$ В ≤ 110 нс

Время задержки распространения при выключении:

при $U_n = 10$ В ≤ 90 нс

при $U_n = 5$ В ≤ 120 нс

Входная емкость при $U_n = 10$ В ≤ 30 пФ